Kararlı Kaskad Prosesler için Kararlılık Sınır Eğrisi Yöntemine Dayalı PI Kontrolör Parametrelerinin Ayarlanması

Tuning of the PI Controller Parameters Based on Stability Boundary Locus Method for Stable Cascade Processes

*Ebru Demir*¹, *Tufan Doğruer*²

¹Elektrik-Elektronik Mühendisliği Bölümü Tokat Gaziosmanpaşa Üniversitesi, Mühendislik ve Mimarlık Fakültesi ebru.demir9422@gop.edu.tr

²Elektrik-Elektronik Mühendisliği Bölümü Tokat Gaziosmanpaşa Üniversitesi, Mühendislik ve Mimarlık Fakültesi tufan.dogruer@gop.edu.tr

Özetçe

Bu bildiride, seri kaskad kontrol sistemlerinde kontrolör parametrelerini belirlemek amacıyla kararlılık sınır eğrisi metoduna dayanan analitik bir yöntem sunulmuştur. Kaskad kontrol sistemleri, hızlı dinamiklere sahip iç döngü ile giriş bozulmalarını ortadan kaldırmak ve çıkış performansını düzenlemek amacıyla kullanılan bir dış döngüden oluşur. İç döngüde PI kontrolör parametrelerini ayarlamak için kontrol sisteminin tüm kararlı bölgelerini belirlemek amacıyla kararlılık sınır eğrisi k_p - k_i düzleminde elde edilir. Ağırlıklı geometrik merkez metodu ile kararlılık sınır eğrisi içerisinde PI kontrolör parametreleri belirlenir. Yöntem kademeli sekilde önce iç döngü daha sonra dış döngü için uygulanır. Önerilen yöntemin performansını değerlendirmek amacıyla bir benzetim çalışması gerçekleştirilmiş ve literatürden bir calısmayla karsılastırılmıştır. Sonuclar, önerilen yöntemin hem ayar noktası takibinde hem de bozucu reddinde başarılı kontrol performansı elde ettiğini göstermektedir.

Abstract

In this paper, an analytical method based on the stability boundary locus approach is presented to determine the controller parameters in series cascade control systems. Cascade control systems consist of an inner loop with fast dynamics and an outer loop used to eliminate input disturbances and regulate output performance. The stability boundary locus in the k_p - k_i plane is obtained to identify all stable regions of the control system for tuning the PI controller parameters in the inner loop. The weighted geometric center method is utilized to determine the PI controller parameters within the stability boundary locus. The proposed method is applied step by step first for the inner loop and then for the outer loop. In order to evaluate the performance of the proposed method, a simulation study was carried out and compared with a study from the literature. The results show that the proposed method achieves successful control performance in both set-point tracking and disturbance rejection.

1. Giriş

Kaskad kontrol, sıcaklık, seviye, akış ve basınç gibi fiziksel parametrelerin kontrolü için proses kontrol endüstrisinde yaygın olarak kullanılan popüler kontrol yöntemlerinden biridir [1]. Kaskad kontrol, özellikle bozulmaların düzenlenen değişkenle ilişkili olduğu veya son kontrol elemanının doğrusal olmayan davranış sergilediği durumlarda, tek döngülü kontrol performansını artırmak için kullanılan en başarılı yöntemlerdendir [2]. Bu yapı aynı zamanda büyük zaman gecikmelerinin varlığında doğru kontrol performansı sağlar [3]. Kaskad kontrol ilk olarak Franks ve Worley [4] tarafından kimyasal reaktörlerde kullanılmış ve sonraki yıllarda literatürde birçok çalışma sunulmuştur. Literatürde rapor edilen çalışmalar arasında ısıtma, havalandırma ve klima sistemlerinin kaskad kontrolü [5], zaman gecikmeli kararsız ve integratörlü sistemlerin kaskad kontrolü [6, 7], yük-frekans kontrolü [8], güç elektroniği [9] ve elektrik makineleri [10] gibi alanlar yer almaktadır.

Kaskad kontrol yapısı, bir iç döngü ve bir dış döngüden oluşur. Kaskad sistemin geliştirilmiş performansı, bu döngülerin etkili bir şekilde ayarlanmasına bağlıdır [11]. PID kontrolörler, yapıları ve parametrelerinin ayarlanması yöntemlerinin çeşitliliği nedeniyle çoğunlukla bu amaç için kullanılır. Ancak, ayarlama oldukça karmaşıktır, çünkü dış döngünün ayarlanması için iç döngünün karşılaştığı değişikliklerin dikkate alınması gerekir. Literatürde, bir röle geri besleme otomatik ayarlama tekniğinin önerildiği bir calısma rapor edilmistir [12]. Es zamanlı bir otomatik ayarlama tekniği [11, 13]'te, başka bir eşzamanlı ayarlama prosedürü [14]'te, iç ve dış döngü kontrolörleri için ayarlama kuralları [15]'te önerilmiştir. Geleneksel seri kaskad sistemlerde kontrolör parametrelerinin ayarlanması ile ilgili önerilen çalışmalar genişletilebilir [16-19]. Seri kaskad kontrol sisteminde dış döngüye Smith öngörücünün dâhil edilmesiyle, kararlı, integratörlü ve kararsız süreç modelleri için bugüne kadar çeşitli değiştirilmiş yapılar rapor edilmiştir [20-23].

Bu çalışmanın literatüre olan temel katkısı, seri kaskad kontrol sisteminde kontrolör parametrelerini belirlemek için kararlılık sınır eğrisi (SBL) yönteminin kullanılmış olmasıdır. Kararlılık sınır eğrisi, bir kontrol sisteminin kararlılık sınırlarını belirlemek için kullanılan grafiksel bir yöntemdir. Kararlılık bölgesinden kontrolör parametrelerinin belirlenmesi için kullanılan yöntemlerden birisi ağırlıklı geometrik merkez (AGM) metodudur. Kademeli bir şekilde önce iç döngünün kararlılık sınır eğrisi elde edilir ve bu kararlılık bölgesinden PI kontrolör parametreleri AGM yöntemi ile belirlenir. Ardından iç döngünün kapalı çevrim transfer fonksiyonu hesaplanır. Daha sonra dış çevrim için kararlılık sınır eğrisi ve PI kontrolör parametreleri belirlenir. Böylece kaskad kontrol sistemlerinde analitik bir yaklaşımla kontrolör parametreleri belirlenmiş olur.

Makale aşağıdaki şekilde planlanmıştır: İkinci bölümde, kaskad kontrol şeması ve kararlılık sınır eğrisi metodunun matematiksel temeli sunulacaktır. Üçüncü bölümde, benzetim çalışması yer alacak olup, önerilen yöntem literatürde rapor edilen bir çalışma ile karşılaştırılacaktır. Son bölümde ise sonuçlar ve çıkarımlar sunulacaktır.

2. Materyal ve Metot

Bu bölümde seri kaskad kontrol sistemi tanıtılarak, SBL metodunun matematiksel altyapısı sunulacak ve PI kontrolör tasarım metodolojisi tanıtılacaktır.

2.1. Seri Kaskad Kontrol Sistemi

Kademeli kontrol şemasının konfigürasyonu Şekil l'de görüldüğü gibi, iç döngü bir dış döngü içine gömülüdür ve dış döngü, çıkış değişkenini kontrol etmek için kullanılır. Kontrol sistemi, sırasıyla dış çevrim transfer fonksiyonu G_{pl} , iç çevrim transfer fonksiyonu G_{p2} , dış çevrim kontrolörü G_{c1} ve iç çevrim kontrolörü Gc2 olan iki süreç modeli ve iki kontrolörden oluşur. Ayrıca, d_1 ve d_2 dış ve iç döngüleri etkileyen bozucu girişleri temsil eder. Genellikle, iç döngü için oransal bir kontrolör kullanılır ve iç döngü sürecinde önemli zaman gecikmeleri bulunduğunda integral etki gereklidir. Dış döngüde PI ya da PID kontrolör yapıları tercih edilir. Dış çevrime etkisi taşınmadan önce iç çevrim bozulması d2'nin azaltılması veya ortadan kaldırılması amacıyla, iç çevrimin dış çevrimden daha hızlı bir dinamik tepki göstermesi gerekmektedir. Endüstri genelinde kabul görmüş bir kural olarak, iç çevrimin en az beş kat daha hızlı olması gerekmektedir [24].

Şekil 1'deki kontrol şemasında PI kontrolör denklemleri dış ve iç döngü için sırasıyla Denklem 1 ve 2'de verilmiştir.



Şekil 1: Seri kaskad kontrol sistemi.

$$G_{c1}(s) = k_{p1} + \frac{k_{i1}}{s}$$
(1)

$$G_{c2}(s) = k_{p2} + \frac{k_{i2}}{s}$$
(2)

Bu çalışmada, dış ve iç döngü süreçleri, zaman gecikmeli açık döngü kararlı süreç olarak kabul edilir ve sırasıyla Denklem 3 ve 4'te gösterilir.

$$G_{p1}(s) = \frac{K_1}{\tau_1 s + 1} e^{-L_1 s}$$
(3)

$$G_{p2}(s) = \frac{K_2}{\tau_2 s + 1} e^{-L_2 s}$$
(4)

2.2. Kararlılık Bölgesinin Belirlenmesi ve PI Kontrolör Tasarımı

Sistem kararlılığını sağlamak ve istenen performansı elde etmek için kontrolör parametrelerinin doğru bir şekilde belirlenmesi, kontrol sistem tasarımında büyük öneme sahiptir. Kontrolör parametrelerinin elde edilmesinde kullanılan metotlardan birisi, sistemi kararlı kılan kontrolör parametrelerini grafiksel bir yaklaşımla belirlemeye olanak sağlayan kararlılık sınır eğrisi (SBL) metodudur [25]. Şekil 2'deki gibi, tek girişli tek çıkışlı bir kontrol sisteminde, kontrol edilecek sistemin transfer fonksiyonu Denklem 5 ile ifade edilir. *C(s)* kontrolörü PI formundadır ve Denklem 6 şeklinde ifade edilir.

$$G(s) = G_p(s)e^{-\theta s} = \frac{N(s)}{D(s)}e^{-\theta s}$$
(5)

$$C(s) = k_p + \frac{k_i}{s} \tag{6}$$

Amacımız, verilen sistemi kararlı kılan PI kontrolörünün tüm parametrelerini içeren kararlılık bölgesini bulmaktır. Sistemin kapalı döngü karakteristik denklemi $\Delta(s)$, yani I+C(s)G(s)' in payı şu şekilde yazılabilir:

$$\Delta(s) = sD(s) + (k_p s + k_i)N(s)e^{-\theta s}$$
⁽⁷⁾

Denklem 5'te, $G_p(s)$ 'in pay ve payda polinomlarını çift ve tek parçalara ayrıştırarak ve $s=j\omega$ yerine yazarak, Denklem 8 elde edilir.



Şekil 2: Tek girişli tek çıkışlı kontrol sistemi blok diyagramı.

$$G_{p}(\omega) = \frac{N_{e}(-\omega^{2}) + j\omega N_{o}(-\omega^{2})}{D_{e}(-\omega^{2}) + j\omega D_{o}(-\omega^{2})}$$
(8)

Denklem 8'i basitleştirmek için $(-\omega^2)$ ifadesi denklemden çıkarılır. Böylece, kapalı çevrim karakteristik denklem şu şekilde yeniden yazılabilir.

$$\Delta(\omega) = \Delta_R(\omega) + j\Delta_I(\omega) \tag{9}$$

Burada, $\Delta_R(\omega)$ karakteristik denklemin gerçek kısmını, $\Delta_I(\omega)$ ise karakteristik denklemin sanal kısmını ifade eder ve eşitlikleri aşağıdaki gibidir.

$$\Delta_{R}(\omega) = (k_{i}N_{e} - k_{p}\omega^{2}N_{o})\cos(\omega\theta) + \omega(k_{i}N_{o} + k_{p}N_{e})\sin(\omega\theta) - \omega^{2}D_{o}$$
(10)

$$\Delta_{I}(\omega) = \omega(k_{i}N_{o} + k_{p}N_{e})\cos(\omega\theta) - (k_{i}N_{o} - \omega^{2}k_{p}N_{o})\sin(\omega\theta) + \omega D_{o}$$
(11)

Karakteristik denklemin gerçek ve sanal kısımları sıfıra eşitlendiğinde Denklem 12 ve 13 elde edilir.

$$k_{p}[-\omega^{2}N_{o}\cos(\omega\theta) + \omega N_{e}\sin(\omega\theta)] + k_{i}[N_{e}\cos(\omega\theta) + \omega N_{o}\sin(\omega\theta)] = \omega^{2}D_{o}$$
(12)

$$k_{p}[\omega N_{e} \cos(\omega \theta) + \omega^{2} N_{o} \sin(\omega \theta)] + k_{i}[\omega N_{o} \cos(\omega \theta) - N_{e} \sin(\omega \theta)] = -\omega D_{e}$$
(13)

Denklem 12 ve 13'ü sırasıyla Denklem 14 ve 15 olarak tanımlayalım.

$$k_p Q(\omega) + k_i R(\omega) = X(\omega)$$
⁽¹⁴⁾

$$k_{p}S(\omega) + k_{i}U(\omega) = Y(\omega)$$
⁽¹⁵⁾

Denklem 14 ve 15'teki polinomlar sırasıyla Denklem 16-21'deki gibi ifade edilir.

$$Q(\omega) = -\omega^2 N_o \cos(\omega\theta) + \omega N_e \sin(\omega\theta)$$
(16)

$$R(\omega) = N_e \cos(\omega\theta) + \omega N_o \sin(\omega\theta) \tag{17}$$

$$X(\omega) = \omega^2 D_o \tag{18}$$

$$S(\omega) = \omega N_e \cos(\omega \theta) + \omega^2 N_o \sin(\omega \theta)$$
(19)

$$U(\omega) = \omega N_o \cos(\omega\theta) - N_e \sin(\omega\theta)$$
(20)

$$Y(\omega) = -\omega D_e \tag{21}$$

Denklem 14 ve 15''in çözümünden, k_p ve k_i eşitlikleri Denklem 22 ve 23 şeklinde elde edilir.

$$k_{p} = \frac{X(\omega)U(\omega) - Y(\omega)R(\omega)}{Q(\omega)U(\omega) - R(\omega)S(\omega)}$$
(22)

$$k_{i} = \frac{Y(\omega)Q(\omega) - X(\omega)S(\omega)}{Q(\omega)U(\omega) - R(\omega)S(\omega)}$$
(23)

Denklem 16-21'de verilen polinomlar Denklem 22 ve 23'te yenine yazılarak nihai k_p ve k_i eşitlikleri aşağıdaki şekilde elde edilir.

$$k_{p} = \frac{(\omega^{2}N_{o}D_{o} + N_{e}D_{e})\cos(\omega\theta) + \omega(N_{o}D_{e})}{-(N_{e}^{2} + \omega^{2}N_{o}^{2})}$$
(24)

$$\omega^{2}(N_{o}D_{e} - N_{e}D_{o})\cos(\omega\theta) - \omega(N_{e}D_{e})$$

$$k_{i} = \frac{+\omega^{2}N_{o}D_{o})\sin(\omega\theta)}{-(N_{e}^{2} + \omega^{2}N_{e}^{2})}$$
(25)

Denklem 24 ve 25'in paydasının sıfırdan farklı değerleri için, SBL grafiği k_p - k_i düzleminde, açısal frekans ω 'nın sıfırdan sonsuza değişimiyle oluşturulabilir.

SBL grafiği elde edildikten sonra PI kontrolör parametreleri ağırlıklı merkez metoduyla belirlenebilir. Bu metoda göre k_p ve k_i sırasıyla Denklem 26 ve 27 ile elde edilir. Burada daha küçük ω adım aralığının daha fazla doğruluk sağladığı açıktır.

$$k_{pc} = \frac{1}{n} \sum_{j=1}^{n} k_{pj}$$
(26)

$$k_{ic} = \frac{1}{2n} \sum_{j=1}^{n} k_{ij}$$
(27)

Önerilen yöntemde, seri kaskad sistemin iç döngüsü için SBL ve AGM metotları uygulanarak G_{c2} kontrolör parametreleri belirlenir ve iç döngünün transfer fonksiyonu hesaplanır. Şekil 3'te verilen seri kaskad kontrol sisteminde G_p transfer fonksiyonu hesaplandığında, kaskad sistem Şekil 2'de verilen tek çevrimli bir kontrol sistemi haline gelir. G_{c1} kontrolörünün parametrelerini belirlemek için G_p transfer fonksiyonu için SBL hesaplanır ve AGM metodu ile kontrolör parametreleri belirlenir. Böylece hem iç döngü hem de dış döngü için SBL yöntemi uygulanarak önce G_{c2} ardından G_{c1} kontrolör parametreleri belirlenmiş olur. İç döngüde zaman gecikmesinin Pade yaklaşımı ile modellenmesi matematiksel işlemlerde kolaylık sağlayacaktır.



Şekil 3: Seri kaskad kontrol sisteminde G_p'nin gösterimi.

3. Benzetim Çalışması

Bu bölümde önerilen yöntemin etkinliğini göstermek için Tan ve ark. [13] tarafından incelenen aşağıdaki süreç modeli ele alınmıştır.

$$G_{p1}(s) = \frac{1}{(s+1)^2} e^{-s} \ ve \ G_{p2}(s) = \frac{1}{(0.1s+1)} e^{-0.1s}$$
(28)

Önerilen yönteme göre işlemler yapıldığında kaskad sistemin iç döngüsünde PI kontrolör parametrelerinin eşitlikleri *w*'ya bağlı olarak Denklem 29 ve Denklem 30'daki gibi elde edilir.

$$k_{p2} = -\cos(0.1\omega) + 0.1\omega\sin(0.1\omega)$$
(29)

$$k_{i2} = 0.1\omega^2 \cos(0.1\omega) + \omega \sin(0.1\omega) \tag{30}$$

 k_{p2} ve k_{i2} parametrelerinin kararlı ve kararsız değerleri için elde edilen SBL eğrisi Şekil 4'te verilmiştir ($\omega \in [0, 20.2875]$). Kararlılık bölgesi içerisinde, AGM metoduna göre k_{p2} =0.4421 ve k_{i2} =4.6770 olarak hesaplanır.

İç döngüdeki PI kontrolör parametrelerinin belirlenmesiyle iç döngünün kapalı çevrim transfer fonksiyonu hesaplanır ve dış döngüdeki süreç modeli ile çarpılarak ileri yoldaki transfer fonksiyonu elde edilir. İç döngü transfer fonksiyonunun hesaplanmasında zaman gecikmesi 4.dereceden Pade yaklaşımı kullanılarak modellenmiştir. Elde edilen transfer fonksiyonu Denklem 31'de verilmiştir.

$$(0.4421s^{5} - 83.74s^{4} + 7022s^{3} - G_{1}(s) = \frac{2.872e05s^{2} + 3.499e06s + 7.857e07)}{(0.1s^{8} + 21.64s^{7} + 1959s^{6} + 1.129e05s^{5}}e^{-s} (31) + 2.453e06s^{4} + 2.487e07s^{3} + 1.214e08s^{2} + 1.774e08s + 7.857e07)$$



Şekil 4: İç döngü için kararlılık sınır eğrisi.

Denklem 31'de verilen transfer fonksiyonu ile birlikte PI kontrolör bulunan basit bir kontrol sistemine indirgeme yapılmış olur. Denklem 31'deki transfer fonksiyonu Denklem 32'de verilen ikinci dereceden bir transfer fonksiyonuna indirgenerek SBL analizi daha basit şekilde gerçekleştirilebilir. İndirgenen transfer fonksiyonuna göre SBL metodunun dış çevrim kontrol sistemine uygulanmasıyla elde edilen PI kontrolör parametrelerinin eşitlikleri Denklem 33 ve Denklem 34'te verilmiştir.

$$G_2(s) = \frac{0.9682}{s^2 + 1.95s + 0.9683} e^{-s}$$
(32)

$$k_{p1} = \frac{\omega^2 0.9682 \cos \omega + 1.8879 \omega \sin \omega - 0.9374 \cos \omega}{0.9374}$$
(33)

$$k_{i1} = \frac{-0.9682\omega^3 \sin\omega + 1.8879\omega^2 \cos\omega + 0.9375\omega \sin\omega}{0.9374}$$
(34)

Yukarıdaki denklemlere göre ve $\omega \in [0, 1.2962]$ aralığı için SBL eğrisi dış döngü için Şekil 5'teki gibi elde edilir. Denklem 31'deki transfer fonksiyonu kullanılarak SBL metodunun dış çevrim kontrol sistemine uygulanmasıyla elde edilen kararlılık bölgesi de Şekil 5'te gösterilmiştir.

 G_{c1} kontrolörünün parametreleri için Şekil 5'te verilen kararlılık bölgesi içerisinden AGM metoduna göre k_{p1} =0.4181 ve k_{i1} =0.2572 olarak hesaplanır. Böylece hem iç hem de dış döngüdeki PI kontrolör parametreleri belirlenmiş olur.

Şekil 1'de verilen seri kaskad kontrol sisteminde G_{cl} ve G_{c2} kontrolör parametrelerinin yerine yazılmasıyla kapalı çevrim sistemin birim basamak cevap eğrisi Şekil 6'daki gibi elde edilir. Tan ve ark. yöntemi ile yerleşme süresi 11.77 sn iken, önerilen yöntemle yerleşme süresi 7.30 sn olmaktadır. Aşma değerleri açısından bir karşılaştırma yapıldığında önerilen yöntemle %1'den daha küçük bir aşma elde edilirken, Tan ve ark. yöntemi ile %5.8 bir aşma meydana gelmektedir. Önerilen yöntemin hem yerleşme zamanı hem de aşma açısından daha üstün bir performans gösterdiği şekilden de açıkça görülmektedir.



Şekil 5: Dış döngü için kararlılık sınır eğrisi.



Şekil 6: Kaskad kontrol sisteminin birim basamak cevap eğrileri.



Şekil 7: Kaskad kontrol sisteminin bozucu giderme cevap eğrileri.



Şekil 8: Kaskad kontrol sisteminin referans ve bozucu giriş için birim basamak cevap eğrileri.

Şekil 7'de, kaskad kontrol sisteminin bozucu giderme performansını değerlendirmek amacıyla sisteme t=0 sn'de negatif birim basamak giriş uygulanmıştır. Önerilen yöntemin hem aşım hem de yerleşme zamanı açısından üstün olduğu şekilden görülmektedir. Sistemin ayar noktası takibi ve bozucu giderme performansı Şekil 8'de birlikte verilmiştir. Cevap eğrisinde bozucu için t=40 sn'de negatif birim basamak giriş uygulanmıştır. Her iki yöntem için ölçüm gürültü etkisini analiz etmek için sistem çıkışlarına bantla sınırlı bir beyaz gürültü bloğu eklenir. Filtre bloğunun parametreleri, gürültü gücü 0.00015 ve örnekleme zamanı 0.5 olarak ayarlanmıştır. Elde edilen birim basamak cevap eğrileri Şekil 9'da gösterilmiştir. Ayrıca Şekil 10'da kaskad sistem için kontrol sinyalleri genlikleri sunulmuştur. Kontrol işaretlerinin küçük olduğu şekilden görülmektedir.



Şekil 9: Kaskad kontrol sistemine ölçüm gürültüsü uygulandığında birim basamak cevap eğrileri.



Şekil 10: Kontrol sinyalleri.

4. Sonuçlar

Bu bildiride, seri kaskad kontrol yapısı için bir kontrolör tasarım stratejisi önerilmiş ve önerilen tekniğin faydasını göstermek amacıyla bir benzetim çalışması sunulmuştur. Ayar noktası takibi, bozucu giderme performansı, ölçüm gürültüsü ve kontrol işaretleri gibi çeşitli performans testleri uygulanarak önerilen metot değerlendirilmiştir. Bununla birlikte literatürden bir çalışma ile performans karşılaştırması yapılmış ve önerilen yöntemin daha başarılı sonuçlar sağladığı görülmüştür. Bu çalışmanın sonuçlarını kısaca özetlersek;

- Seri kaskad kontrol yapılarında PI kontrolör tasarımı için analitik bir yöntem sunulmuştur.
- Önerilen yöntemin ayar noktası takibi ve bozucu giderme performansında etkili sonuçlar sağladığı görülmüştür.

Ayrıca, iç döngü ve dış döngü için elde edilen kararlılık sınır eğrisi bölgesinden farklı kontrolör parametreleri seçimine olanak veren metotlar gelecekte geliştirilebilir.

Kaynakça

- D. G. Padhan and S. Majhi, "Modified Smith predictor based cascade control of unstable time delay processes," *ISA transactions*, vol. 51, no. 1, pp. 95-104, 2012.
- [2] Y. Lee, S. Park, and M. Lee, "PID controller tuning to obtain desired closed-loop responses for cascade control systems," *IFAC Proceedings Volumes*, vol. 31, no. 11, pp. 613-618, 1998.

- [3] R. Ranganayakulu, A. Seshagiri Rao, and G. Uday Bhaskar Babu, "Analytical design of fractional IMC filter–PID control strategy for performance enhancement of cascade control systems," *International Journal of Systems Science*, vol. 51, no. 10, pp. 1699-1713, 2020.
- [4] R. G. Franks and C. W. Worley, "Quantitative Analysis of Cascade Control," *Industrial & Engineering Chemistry*, vol. 48, no. 6, pp. 1074-1079, 1956/06/01 1956.
- [5] D. Ivanova, N. Valov, and M. Deyanov, "Application of the genetic algorithm for cascade control of a HVAC system," *MATEC Web of Conferences*, vol. 292, p. 01064, 01/01 2019.
- [6] D. Mukherjee, G. Raja, and P. Kundu, "Optimal fractional order IMC-based series cascade control strategy with dead-time compensator for unstable processes," *Journal of Control, Automation and Electrical Systems*, vol. 32, no. 1, pp. 30-41, 2021.
- [7] G. L. Raja and A. Ali, "Smith predictor based parallel cascade control strategy for unstable and integrating processes with large time delay," *Journal of Process Control*, vol. 52, pp. 57-65, 2017.
- [8] A. El-Ela, A. Adel, R. A. El-Schiemy, A. M. Shaheen, and A. E.-G. Diab, "Enhanced coyote optimizer-based cascaded load frequency controllers in multi-area power systems with renewable," *Neural Computing and Applications*, vol. 33, no. 14, pp. 8459-8477, 2021.
- [9] Z. Chen, W. Gao, J. Hu, and X. Ye, "Closed-loop analysis and cascade control of a nonminimum phase boost converter," *IEEE Transactions on power electronics*, vol. 26, no. 4, pp. 1237-1252, 2010.
- [10] A. Pisano, A. Davila, L. Fridman, and E. Usai, "Cascade control of PM DC drives via second-order sliding-mode technique," *IEEE Transactions on Industrial Electronics*, vol. 55, no. 11, pp. 3846-3854, 2008.
- [11] A. Leva and A. Marinelli, "Comparative analysis of some approaches to the autotuning of cascade controls," *Industrial & engineering chemistry research*, vol. 48, no. 12, pp. 5708-5718, 2009.
- [12] M. Zhuang and D. P. Atherton, "Optimum cascade PID controller design for SISO systems," in 1994 International Conference on Control-Control'94., 1994, vol. 1, pp. 606-611: IET.
- [13] K. Tan, T. Lee, and R. Ferdous, "Simultaneous online automatic tuning of cascade control for open loop stable processes," *ISA transactions*, vol. 39, no. 2, pp. 233-242, 2000.
- [14] A. Visioli and A. Piazzi, "An automatic tuning method for cascade control systems," in 2006 IEEE Conference on Computer Aided Control System Design, 2006 IEEE International Conference on Control Applications, 2006 IEEE International Symposium on Intelligent Control, 2006, pp. 2968-2973: IEEE.
- [15] O. Arrieta, R. Vilanova, and P. Balaguer, "Procedure for cascade control systems design: choice of suitable PID tunings," *International Journal of Computers Communications & Control*, vol. 3, no. 3, pp. 235-248, 2008.
- [16] J.-C. Jeng and M.-W. Lee, "Simultaneous automatic tuning of cascade control systems from closed-loop step response data," *Journal of Process Control*, vol. 22, no. 6, pp. 1020-1033, 2012.

- [17] G. L. Raja and A. Ali, "Improved tuning of cascade controllers for stable and integrating processes with time Delay," in *Michael Faraday IET International Summit* 2015, 2015, pp. 1-7: IET.
- [18] S. Santosh and M. Chidambaram, "A simple method of tuning series cascade controllers for unstable systems," *Journal of Control Theory and Applications*, vol. 11, pp. 661-667, 2013.
- [19] C.-q. Yin, H.-z. Hui, J.-g. Yue, J. Gao, and L.-p. Zheng, "Cascade control based on minimum sensitivity in outer loop for processes with time delay," *Journal of Central South University*, vol. 19, pp. 2689-2696, 2012.
- [20] O. Çakıroğlu, M. Güzelkaya, and İ. Eksin, "Improved cascade controller design methodology based on outerloop decomposition," *Transactions of the Institute of Measurement and Control*, vol. 37, no. 5, pp. 623-635, 2015.
- [21] P. Garcia, T. Santos, J. E. Normey-Rico, and P. Albertos, "Smith predictor-based control schemes for dead-time unstable cascade processes," *Industrial & engineering chemistry research*, vol. 49, no. 22, pp. 11471-11481, 2010.
- [22] I. Kaya, "Improving performance using cascade control and a Smith predictor," *ISA transactions*, vol. 40, no. 3, pp. 223-234, 2001.
- [23] S. Uma, M. Chidambaram, A. S. Rao, and C. K. Yoo, "Enhanced control of integrating cascade processes with time delays using modified Smith predictor," *Chemical Engineering Science*, vol. 65, no. 3, pp. 1065-1075, 2010.
- [24] S. Song, W. Cai, and Y.-G. Wang, "Auto-tuning of cascade control systems," *ISA transactions*, vol. 42, no. 1, pp. 63-72, 2003.
- [25] N. Tan, "Computation of stabilizing PI and PID controllers for processes with time delay," *ISA Transactions-Instrument Society of America*, vol. 44, no. 2, pp. 213-224, 2005.